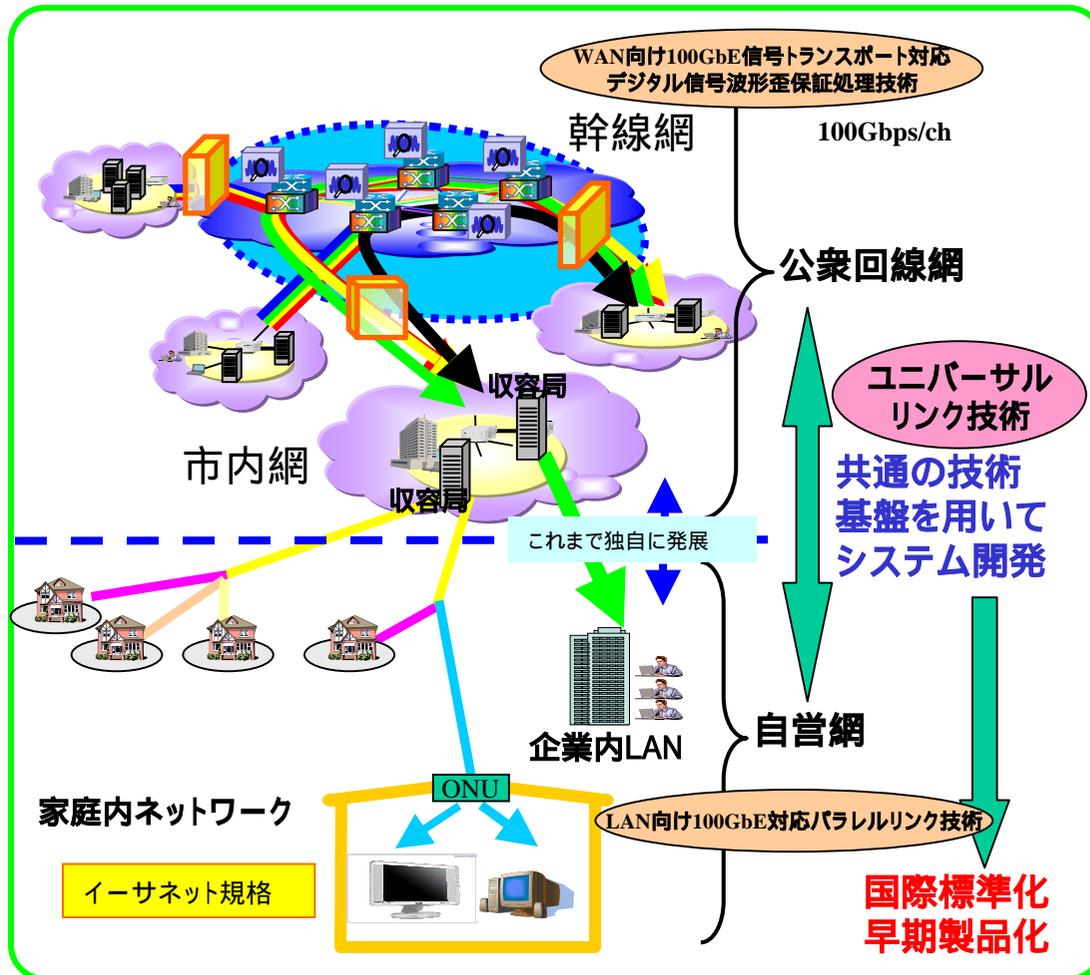


ユニバーサルリンク技術の研究開発

LAN内またはLANからの25Gbps x4パラレルの100GbE信号を短距離(40km以下)伝送する光インターフェース用電気信号処理技術

LANからの100GbE信号を受けて、WAN (OTN)内で100Gbps級シリアル光信号を長距離(500km超えでダイナミックな距離変動を含む)伝送する光インターフェース用電気信号処理技術



研究開発期間:平成20年度~平成24年度(5年間)
予算:総額300百万円程度(上限、平成20年度)

課題ア LAN向け100GbE対応パラレルリンク技術

- ・MAC・PCS間省電力・高速MLDインターフェースの開発
- ・論理回路機能の開発
- ・送受信器機能の試作評価検証

課題イ WAN向け100GbE信号トランスポート対応デジタル信号波形歪保証処理技術

- ・リアルタイムデジタル信号処理アルゴリズム
- ・アルゴリズム実証のための回路試作と評価検証