

平成24年度「低消費電力高速光スイッチング技術の研究開発」の研究開発目標・成果と今後の研究計画

1. 実施機関・研究開発期間・研究開発費

- ◆実施機関 住友大阪セメント株式会社(幹事者)、日産化学工業株式会社、国立大学法人九州大学
- ◆研究開発期間 平成23年度から平成27年度(5年間)
- ◆研究開発費 総額355百万円(平成24年度 75百万円)

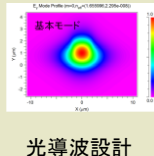
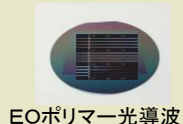
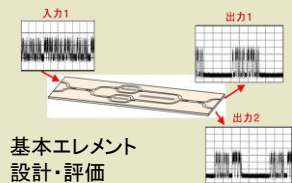
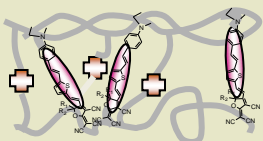
2. 研究開発の目標

実用的な有機EOポリマー材料開発から高速光スイッチングデバイス開発までの一連の開発を行う。平成25年度までにEOデバイスとしての基本動作と高周波基本特性を確認し、平成27年度にスイッチング速度100ps以下、駆動電圧2V以下の高速低消費電力の光スイッチングを実現する。

3. 研究開発の成果

研究イメージ

光スイッチングデバイスの高速・省エネルギー化



- A 高性能EOポリマー材料開発 B高精度EOポリマー光導波路開発
C デバイス設計・開発

研究成果:高性能EOポリマー開発

光スイッチングデバイス作製のためEOポリマーの安定的な合成、供給技術の確立、および高い電気光学特性と化学的・光学的純度に優れた材料技術を確認することが課題。

- ・本開発では、ポリマーの合成技術に着手。ベースポリマーの安定化技術を確認し、また、未反応EO色素及び低分子体の精製方法を確立した。
- ・今後は、材料作製のスケールアップと安定供給を検討する。

研究成果:高精度EOポリマー光導波路の開発

高性能EOポリマーを光スイッチングデバイスへ応用するため、光導波路設計・作製技術を確認することが課題。

- ・本開発では、高屈折率ポリマーをクラッドに適用した光導波路設計に着手。また、クラッド材料の抵抗率調整を検討した。
- ・今後は、クラッド材料の最適化、標準化を実施し、導波路構造での特性評価を実施する。

研究成果:デバイス設計・開発技術の開発

光スイッチングデバイスの高速、低電圧化のデバイス設計・作製技術を確認し、一般的な実験室環境で安定動作することを目指す。

- ・スイッチングデバイスの基本構成を検討し、マツハ・ツェンダー干渉計型光スイッチを選択。また、高周波設計のため、種々の樹脂、ポリマーの高周波誘電率測定に着手した。今後は、設計により構造を確定させ、サンプルの作製に取り組む。

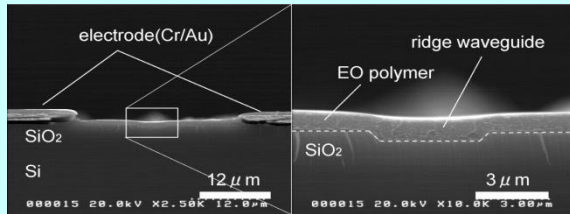
平成24年度「低消費電力高速光スイッチング技術の研究開発」の研究開発課題・成果

クラッド材料の特性調整

- ◆ 高いポーリング効率が可能な光導波路構造・材料を開発

〈課題〉 垂直型(MSL)・水平型(CPL)光導波路の作製
 ポリマー系、および無機系クラッド材料の開発
 光導波路EOポリマーの高電気光学特性の発生

〈成果〉 高速化デバイス作製のため、CPL型EOポリマー光導波路を作製
 低抵抗なポリマー系、および有機-無機ハイブリッドクラッドの開発



ポリマーの合成技術

- ◆ 高純度EOポリマーの工業的合成方法を確立

〈課題〉 スケールアップ合成でデバイス作製課題へ材料供給
 EOポリマーの耐久性向上
 通信帯波長の耐光性を評価

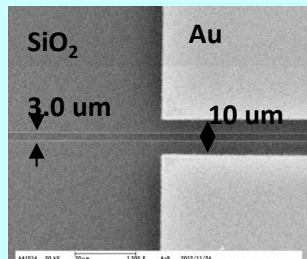
〈成果〉 高純度EOポリマーの工業的製造方法確立 (特許出願)
 ・イソシアネート法、ブロックイソシアネート法を確立
 ・安定供給可能な合成技術 (10g/バッチ)
 ・高T_g化ブロックの導入
 ・通信波長光照射実験でEOポリマーの耐光性を規格化

ポリマー光スイッチ・高周波電極の作製

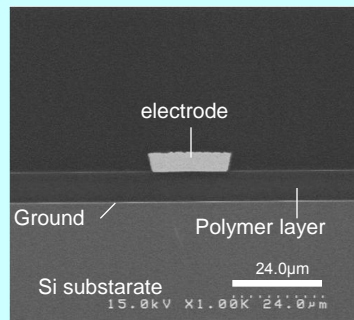
- ◆ CPL, MSL構造の高周波電極の作製

〈課題〉 ポリマークラッド上に高周波制御電極構造の設計
 金メッキ電極による高周波電極の作製
 高周波電極の電気特性評価

〈成果〉 金MSL電極を作製し、高周波低
 損失特性を確認



リッジ導波路CP電極の作製



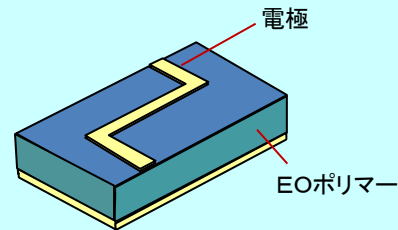
MSL構造の高周波電極

スイッチングデバイス設計

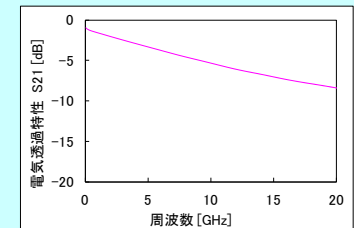
- ◆ スwitchingデバイスの構成、設計に必要な物性測定を検討

〈課題〉 ポリマーの屈折率変化などに基づくデバイス構成
 高周波電極設計

〈成果〉 高周波電極を形成し、20GHzまでの高周波特性を確認



評価用デバイス構造



周波数応答(電気 S21)

4. これまで得られた成果(特許出願や論文発表等) ※成果数は累計件数と()内の当該年度件数です。

	国内出願	外国出願	研究論文	その他研究発表	プレスリリース	展示会	標準化提案
低消費電力高速光スイッチングデバイスの研究開発	6(6)	0	5(4)	23(16)	0	0	0

5. 今後の研究開発計画

この成果により、今後、どのような研究を行うのかを例示を上げながら、具体的、かつ簡潔に記載して下さい。

平成27年度の最終デバイス化へ向けて、平成25年度は光スイッチングデバイスを作製するために、EOポリマー、クラッド材料、および光導波路作製に関する課題を相補的に進めるとともに、デバイス構成での高周波化、低電圧化設計を進め、試作評価を通じて基本特性や高周波応答性を確認する。

平成24年度「低消費電力高速光スイッチング技術の研究開発」の研究開発目標・成果と今後の研究計画

1. 実施機関・研究開発期間・研究開発費

- ◆実施機関 住友大阪セメント株式会社(幹事者)、日産化学工業株式会社、国立大学法人九州大学
- ◆研究開発期間 平成23年度から平成27年度(5年間)
- ◆研究開発費 総額355百万円(平成24年度 75百万円)

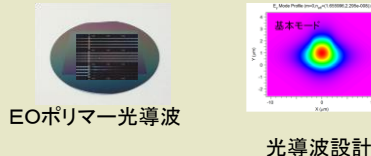
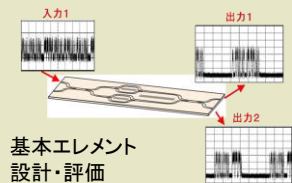
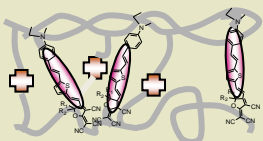
2. 研究開発の目標

実用的な有機EOポリマー材料開発から高速光スイッチングデバイス開発までの一連の開発を行う。平成25年度までにEOデバイスとしての基本動作と高周波基本特性を確認し、平成27年度にスイッチング速度100ps以下、駆動電圧2V以下の高速低消費電力の光スイッチングを実現する。

3. 研究開発の成果

研究イメージ

光スイッチングデバイスの高速・省エネルギー化



- A 高性能EOポリマー材料開発 B高精度EOポリマー光導波路開発
C デバイス設計・開発

研究成果:高性能EOポリマー開発

光スイッチングデバイス作製のためEOポリマーの安定的な合成、供給技術の確立、および高い電気光学特性と化学的・光学的純度に優れた材料技術を確認することが課題。

- ・本開発では、ポリマーの合成技術に着手。ベースポリマーの安定化技術を確認し、また、未反応EO色素及び低分子体の精製方法を確立した。
- ・今後は、材料作製のスケールアップと安定供給を検討する。

研究成果:高精度EOポリマー光導波路の開発

高性能EOポリマーを光スイッチングデバイスへ応用するため、光導波路設計・作製技術を確認することが課題。

- ・本開発では、高屈折率ポリマーをクラッドに適用した光導波路設計に着手。また、クラッド材料の抵抗率調整を検討した。
- ・今後は、クラッド材料の最適化、標準化を実施し、導波路構造での特性評価を実施する。

研究成果:デバイス設計・開発技術の開発

光スイッチングデバイスの高速、低電圧化のデバイス設計・作製技術を確認し、一般的な実験室環境で安定動作することを目指す。

- ・スイッチングデバイスの基本構成を検討し、マツハ・ツェンダー干渉計型光スイッチを選択。また、高周波設計のため、種々の樹脂、ポリマーの高周波誘電率測定に着手した。今後は、設計により構造を確定させ、サンプルの作製に取り組む。

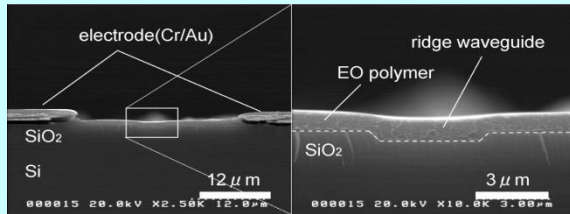
平成24年度「低消費電力高速光スイッチング技術の研究開発」の研究開発課題・成果

クラッド材料の特性調整

◆ 高いポーリング効率が可能な光導波路構造・材料を開発

〈課題〉 垂直型(MSL)・水平型(CPL)光導波路の作製
 ポリマー系、および無機系クラッド材料の開発
 光導波路EOポリマーの高電気光学特性の発生

〈成果〉 高速化デバイス作製のため、CPL型EOポリマー光導波路を作製
 低抵抗なポリマー系、および有機-無機ハイブリッドクラッドの開発



ポリマーの合成技術

◆ 高純度EOポリマーの工業的合成方法を確立

〈課題〉 スケールアップ合成でデバイス作製課題へ材料供給
 EOポリマーの耐久性向上
 通信帯波長の耐光性を評価

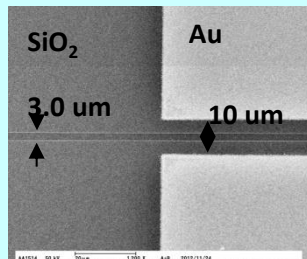
〈成果〉 高純度EOポリマーの工業的製造方法確立 (特許出願)
 ・イソシアネート法、ブロックイソシアネート法を確立
 ・安定供給可能な合成技術 (10g/バッチ)
 ・高T_g化ブロックの導入
 ・通信波長光照射実験でEOポリマーの耐光性を規格化

ポリマー光スイッチ・高周波電極の作製

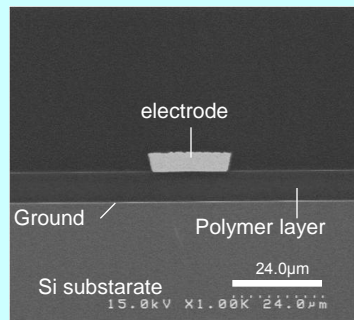
◆ CPL, MSL構造の高周波電極の作製

〈課題〉 ポリマークラッド上に高周波制御電極構造の設計
 金メッキ電極による高周波電極の作製
 高周波電極の電気特性評価

〈成果〉 金MSL電極を作製し、高周波低
 損失特性を確認



リッジ導波路CP電極の作製



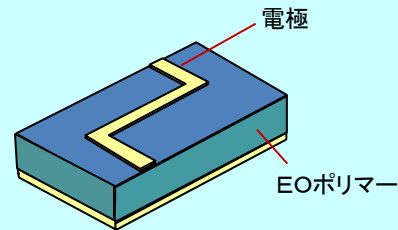
MSL構造の高周波電極

スイッチングデバイス設計

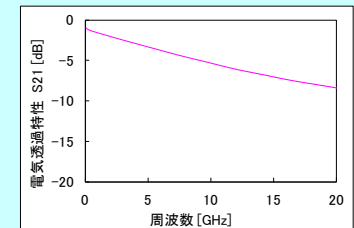
◆ スwitchingデバイスの構成、設計に必要な物性測定を検討

〈課題〉 ポリマーの屈折率変化などに基づくデバイス構成
 高周波電極設計

〈成果〉 高周波電極を形成し、20GHzまでの高周波特性を確認



評価用デバイス構造



周波数応答(電気 S21)

4. これまで得られた成果(特許出願や論文発表等) ※成果数は累計件数と()内の当該年度件数です。

	国内出願	外国出願	研究論文	その他研究発表	プレスリリース	展示会	標準化提案
低消費電力高速光スイッチングデバイスの研究開発	6(6)	0	5(4)	23(16)	0	0	0

5. 今後の研究開発計画

この成果により、今後、どのような研究を行うのかを例示を上げながら、具体的、かつ簡潔に記載して下さい。

平成27年度の最終デバイス化へ向けて、平成25年度は光スイッチングデバイスを作製するために、EOポリマー、クラッド材料、および光導波路作製に関する課題を相補的に進めるとともに、デバイス構成での高周波化、低電圧化設計を進め、試作評価を通じて基本特性や高周波応答性を確認する。