

■ 公募情報

公募No.	2025R-45
職種	有期研究員
部署	サイバーセキュリティ研究所 サイバーセキュリティ研究室
研究テーマ	ハードウェアセキュリティに関する研究
研究テーマ要旨	<p>IoT機器やFPGA (Field Programmable Gate Array)、センサデバイス等のハードウェアやそれらに搭載されるファームウェア等を対象としたセキュリティ技術の研究開発を実施する。</p> <p>研究テーマの一例：  <ul style="list-style-type: none"> <li>IoT機器の脆弱性検証技術</li> <li>IoT機器のバックドアの存在検証技術</li> <li>FPGAボードの不正動作検証技術</li> <li>コネクテッドカーのセキュリティ検証技術</li> </ul> </p> <p>サイバーセキュリティ研究室では、各研究者は自由な発想と能力を生かして自主性を持って研究テーマに取り組むことが期待されます。各自の研究テーマは研究室のミッションや公募内容から大きく逸脱しない限り、自由に設定できます。</p> <p>研究提案を検討する際には、研究室で取り組んでいる研究開発内容についてWebサイトや関連する発表論文等に目を通しておくことを推奨します。          WebサイトURL：<a href="https://csl.nict.go.jp/">https://csl.nict.go.jp/</a></p>
自発的な研究活動等の実施に関して	機構内外の競争性を有する研究資金（科研費等）への申請資格があります。
科学技術・イノベーション創出の活性化に関する法律第15条の2の対象業務該当の有無	【有】
応募要件	<p>【求める経験・スキル】</p> <ul style="list-style-type: none"> <li>博士もしくは修士の学位（取得予定を含む）</li> <li>サイバーセキュリティ分野に関連した研究実績</li> <li>英語での情報収集や論文執筆が行える英語運用能力</li> <li>研究室内外の協力者と協調して業務に取り組めるコミュニケーション能力</li> </ul> <p>【歓迎する経験・スキル】</p> <ul style="list-style-type: none"> <li>サイバーセキュリティ分野に関連した国際会議や論文誌での発表実績</li> <li>ハードウェア（集積回路やFPGAなど）分野に関連した研究実績</li> <li>ハードウェアやファームウェアの解析に関する実践的な経験</li> <li>日本語でのドキュメントの読み書きやコミュニケーション能力</li> </ul> <p>【求める人物像】</p> <ul style="list-style-type: none"> <li>研究テーマを自ら考え出し、取り組むことに面白さを感じられる方</li> <li>高い目標に向けて、努力を惜しまず粘り強く挑戦できる方</li> <li>未知の領域にも好奇心を持ち、積極的に取り組むことができる方</li> <li>「Sharing is Caring」の精神に共感し、チームプレイを大切にしながら協力できる方</li> </ul>
募集人員	1人
本年度契約期間	採用日～令和8年3月31日（更新の可能性：有り）
更新した場合の雇用期間（又は期日）	一定の条件を満たした場合に、採用日より最長5年
給与（本給）	484,000円～516,000円/月 本給は学歴や職務経験等を考慮し決定します。ただし、本給については、国家公務員の給与に準拠していることから国家公務員の給与に改正があり、当機構労働組合等の合意後に本給の改定が生じた場合は変更する。
勤務地名	本部又はサイバーセキュリティリカレントエボリューションセンター（東京都小金井市又は東京都武蔵野市）
勤務頻度	週5日（週37時間30分勤務） ※時間外労働有

※ 部署名および勤務地名（研究テーマ名、研究テーマ要旨内の記載を含む）に関しては、組織改編等により変更となる場合があります。

※ 従事する業務及び勤務地の変更範囲：原則として変更無し